

KOCW 강의 정보

교과목명	SoC 구조 및 설계	교수명	이용환		
학점	3	수강대상 학년	4		
교재명	ARM system-on-chip architecture	저 자	Steve Furber	출 판 사	※출판시 표기 Addison-We sley
강의 목표	SoC 구조 및 설계는 SoC(System on a Chip)가 어떤 구조로 설계되고 사용되는지를 이해하기 위해 마이크로프로세서, 버스 구조, 디버그 지원 하드웨어, DSP 프로세서, 메모리 시스템, 캐시 메모리, MMU, 각종 주변 장치에 대해 다루고 플랫폼 기반 설계 방법론을 학습한다				
강의 설명	SoC 개념과 기술발전, 수체계, Verilog 문법 리뷰, 간단한 16-bit 프로세서의 Verilog 설계, ARM의 프로그래머 모델, 캐시 메모리, MMU, 디버깅, AMBA 버스에 대하여 다룬다.				